

МІНІСТЕРСТВО ОСВІТИ І НАУКИ УКРАЇНИ
Дніпровський національний університет імені Олеся Гончара
Факультет фізики, електроніки та комп'ютерних систем
Кафедра електронних обчислювальних машин

ЗАТВЕРДЖУЮ

Ректор ДНУ ім. О. Гончара,
проф.

_____ М.В. Поляков

“ ____ ” _____ 2017 р.

ПОГОДЖЕНО

В.о. проректора ДНУ ім. О. Гончара
з науково-педагогічної роботи, доц.

_____ В.А. Куземко

“ ____ ” _____ 2017 р.

П Р О Г Р А М А

фахових вступних випробувань
при вступі на навчання за спеціальністю
123 “Комп'ютерна інженерія”

За програмою підготовки бакалавра (зі скороченим терміном навчання)

УХВАЛЕНО

на засіданні Ради факультету
фізики, електроніки та комп'ютерних систем,
протокол № _____ від _____ . 2017 р.

Голова Ради, проф.

Коваленко О.В.

Відповідальний секретар
приймальної комісії ДНУ
ім. О.Гончара, доц.

Дергачов М.П.

Дніпро
2018

1 ПЕРЕЛІК ДИСЦИПЛІН, ЗА ЯКИМИ БУДУТЬ АТЕСТУВАТИСЯ СТУДЕНТИ

Тестова частина

Завдання (екзаменаційний білет) складається з 25 тестових питань закритого типу, за розв'язання яких Ви можете одержати 100 балів.

За кожну правильну відповідь на тестові завдання нараховується по 4 бали, 0 балів, якщо вказано неправильну відповідь, або відповіді не дано.

Завдання складалися з використанням наступних дисциплін :

1. Комп'ютерна логіка	5 завдань - по 4 бали
2. Програмування	5 завдань - по 4 бали
3. Комп'ютерна схемотехніка	5 завдань - по 4 бали
4. Архітектура комп'ютерів	5 завдань - по 4 бали
5. Комп'ютерні мережі	5 завдань - по 4 бали

2 ЗМІСТ РОЗДІЛІВ АТЕСТАЦІЇ

2.1. Комп'ютерна логіка

1. Логічні операції.
2. Арифметичні операції.
3. Перетворення кодів.
4. Мінімізація логічних функцій

2.2. Програмування

1. Робота з масивами.
2. Процедури введення та виведення інформації.
3. Операції обміну. Перетворення форматів даних.
4. Операції умовного та безумовного переходів. Організація циклів.

2.3. Комп'ютерна схемотехніка

1. Тригери.
2. Лічильники, що працюють в різних системах числення.

3. Арифметичні та логічні вузли.
4. Мікросхеми пам'яті.
5. Мікропроцесори

2.4. Архітектура комп'ютерів

1. Регістри процесорів.
2. Організація пам'яті.
3. Асемблер. Арифметичні та логічні операції.
4. Асемблер. Операції обміну.
6. Асемблер. Операції переходу.

2.5. Комп'ютерні мережі.

1. Фізичний рівень локальних комп'ютерних мереж .
2. Технології локальних комп'ютерних мереж .
3. Мережні пристрої.
4. IP – адресація.
5. Модель OSI

3 КРИТЕРІЇ ОЦІНЮВАННЯ РІВНЯ ЗНАНЬ

Завдання (екзаменаційні білети) складатимуться з 25 питань закритого тестування. За вірні відповіді на питання закритого тестування (з вказівкою вірного варіанту відповіді з числа запропонованих) нараховується по 4 бали.

4 РЕКОМЕНДОВАНА ЛІТЕРАТУРА

1. Самофалов К.Г. и др. Прикладная теория цифровых автоматов. Киев, Вища школа, 1987.
2. Turbo C. V.3.0 Borland International Inc., 1990.
3. Шилдт Г. Си для профессионалов. М., И.В.К.-Софт, 1991.
4. Бабич М.П., Жуков І.А. Комп'ютерна схемотехніка. К.,МК-Прес, 2004.
5. Угрюмов Е.П. Цифровая схемотехника. Петербург, СПб, 2004.

6. Юров В.И. Assembler. Учебник для ВУЗов. Петербург, Питер, 2003.
7. Уильям Столлингс. Структурная организация и архитектура компьютерных систем. М.-К., «Вильямс», 2002.
8. Скотт Мюллер. Модернизация и ремонт ПК. М.-К., «Вильямс», 2006.
9. Основы организации сетей CISCO. Т.1,2. М.-К., «Вильямс», 2002.
10. Хилл Б. Полный справочник по CISCO. М.-К., «Вильямс», 2006.
11. Олифер А.В., Олифер Н.А. Компьютерные сети, «Вильямс», 2010.

Завідувач кафедри
електронних обчислювальних машин,
професор

В.С.Хандецький